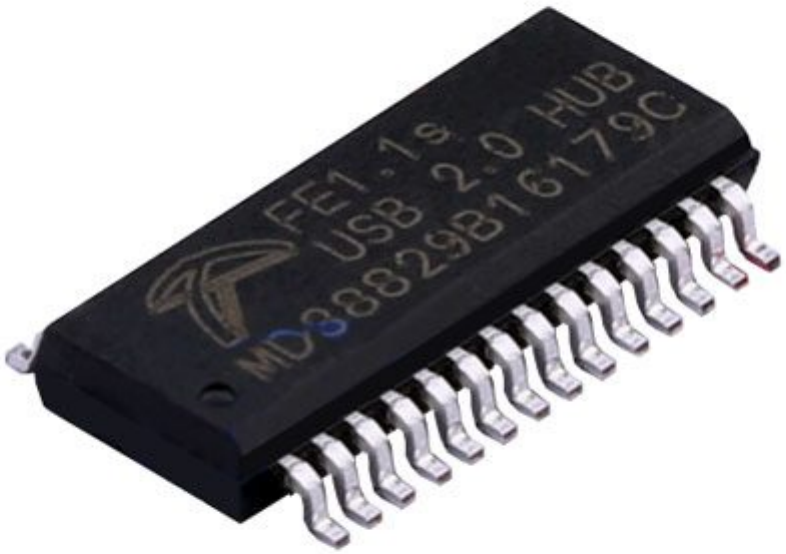
Chip 1 IN - 4 OUT USB 2.0 High Speed

Prezzo: 2.87 €

Tasse: 0.63 €

Prezzo totale (con tasse): 3.50 €



Il chip FE1.1s è un circuito integrato ad alte prestazioni, basso consumo energetico che permette di realizzare un HUB USB 2.0 con 4 porte di uscita e relativi LED di stato. Richiede un numero minimo di componenti esterni, che sono essenzialmente un quarzo per il clock che definisce la velocità delle porte in downstream (uscite per i device). È pienamente compatibile con la specifica Universal Serial Bus Revision 2.0 (USB 2.0) e supporta, lato Host (Upstream Facing Port) la velocità massima dell'USB 2.0 (480 MHz) e la modalità Full-Speed, mentre dal lato device (4 porte di downstream) è compatibile High-Speed, Full-Speed e Low-Speed (12 MHz). È inoltre compatibile con il profilo Universal Charging Solution e con l'USB Battery Charging Specification 1.1. Il componente integra quattro transceiver USB 2.0 e i resistori di pull-up sulle linee dati (sull'upstream sono 1,5 k? e così pure downstream).

Caratteristiche tecniche

- Package: SSOP-28_150mil
- Completamente compatibile USB 2.0
- Supporta la modalità High Speed ??(480 MHz), Full-Speed ??(12 MHz) e Low-Speed (1,5 MHz)
- Transceivers USB 2.0 integrati
- Regolatore da 5 V a 3,3 V e 1,8 V integrato
- Circuito Power-On-Reset integrato
- Oscillatore integrato da 12 MHz con resistenza di retroazione
- Phase Lock Loop (PLL) da 12 MHz a 480 MHz
- Single Transaction Translator (STT)
- 4 porte USB
- LED di stato per le 4 porte di uscita