

Corso CIPs, Core Independent Peripherals

Prezzo: €

Tasse: 0.00 €

Prezzo totale (con tasse): 0.00 €

CIP | CORE INDEPENDENT PERIPHERALS

MICROCHIP

Conoscere e usare le CORE INDEPENDENT PERIPHERALS

di GIUSEPPE BRACCUGLIA

Malgrado la crescente diffusione di microcontrollori a 32 bit, le piccole e tradizionali MCU a 8 bit cercano di ritagliarsi un loro spazio e di rendersi appetibili con soluzioni come periferiche integrate ma capaci di lavorare indipendentemente: è questo il concetto di CIP introdotto da Microchip, cui dedichiamo questo corso. Prima puntata.

La crescente apparizione e disponibilità di vari modelli di microcontrollori con architettura a 32 bit, anche in casa Microchip, potrebbe far pensare che le famiglie a 8 bit siano ormai relegate ad applicazioni dilettantistiche e a circuiti didattici come timer e crepuscolari; in realtà possono ancora essere utili e la loro appetibilità, derivante da semplicità, robustezza e bassi consumi, viene oggi rinnovata e corroborata da Microchip attraverso l'integrazione, in tutte le nuove famiglie di microcontrollori PIC introdotte sin dal 2010, di periferiche il cui funzionamento è indipendente da quello del "core",

ELETTRONICA IN - Novembre 2018 115

Il corso CIPs comprende le 7 puntate, in formato PDF, pubblicate sui numeri 230-231-232-233-234-235-236 di Elettronica In e il codice d'esempio. **Gli articoli relativi al seguente corso sono stati presentati sui fascicoli n.:** [E1230](#) - [E1231](#) - [E1232](#) - [E1233](#) - [E1234](#) - [E1235](#) - [E1236](#) **Scarica gratuitamente il corso:** [wpdm_package id='57628']