

# Corso FPGA

Prezzo: €

Tasse: 0.00 €

Prezzo totale (con tasse): 0.00 €

Corso FPGA



Corso  
FPGA

Nate alcune decine d'anni fa, rappresentano un'ottima soluzione nelle applicazioni in cui serve svolgere funzioni logiche programmabili. Impariamo a conoscerle.

di  
MARIANO SEVERI

**FPGA** è l'acronimo di *Field Programmable Gate Array*, ovvero, letteralmente, un insieme di porte logiche programmabili; niente è più adatto a dire che un chip FPGA è una vera e propria matrice di elementi più o meno complessi che possono essere configurati per realizzare le funzioni logiche desiderate. Le stesse interconnessioni tra gli elementi possono essere programmate per creare strutture a più alto livello e connettere fra loro i diversi circuiti. Da un certo punto di vista, quindi, le FPGA ereditano il concetto di riprogrammabilità proprio del mondo dei microcontrollori; sebbene l'architettura sia la stessa, le funzionalità implementate variano a seconda della particolare applicazione. D'altra parte, però, rifanno il verso agli ASIC nella misura in cui queste stesse funzionalità sono realizzate per via hardware mediante l'interconnessione di porte logiche e non eseguendo un qualche codice applicativo. In queste pagine inizia un corso che vi introdurrà alla conoscenza e all'uso del chip FPGA; in questa prima puntata iniziamo da una breve storia dell'evoluzione

ELETRONICA IN - Settembre 2009 67

Il corso comprende le quattro puntate (numeri 140-141-142-143) raccolte in un unico file PDF e i file sorgente utilizzati nel progetto di esempio (realizzazione di un cronometro) presentato nella terza puntata. **Gli articoli relativi al seguente corso sono stati presentati sui fascicoli n.: [EI140](#) - [EI141](#) - [EI142](#) - [EI143](#)** Scarica gratuitamente il corso: [wpdm\_package id='57714']