

Elettronica digitale per tutti!

Prezzo: 14.90 €

Tasse: 0.00 €

Prezzo totale (con tasse): 14.90 €



Questo libro permette avvicinarsi all'elettronica digitale senza entrare nel merito dell'algebra di Boole, la quale, a volte, è un ostacolo per i principianti e non strettamente necessaria per l'analisi di circuiti digitali. È stato preferito l'uso di "circuiti ragionati" o logici, coadiuvati da quelli di montaggio, i quali spiegati nelle loro singole funzioni, aiutano a comprendere quei "meccanismi" nascosti che a prima vista potrebbero apparire semplici. S'inizia dalle origini, il transistor, il vero protagonista, passando per le porte logiche, circuiti combinatori, multivibratori quindi, circuiti sequenziali da cui inizierà il percorso finale verso la realizzazione del progetto previsto per questo libro, un vero orologio digitale con tanto di display e pulsanti per la regolazione dell'ora. Un circuito intrinsecamente complesso, tuttavia, con dedizione e seguendo quanto riportato nei capitoli, vi porterà grandissima soddisfazione.

Contenuti

NUMERAZIONE BINARIA • IL SISTEMA BINARIO • IL TRANSISTOR • INTERRUTTORE ELETTRONICO • IL CIRCUITO INTEGRATO • FAMIGLIE DIGITALI • CARATTERISTICHE D'INGRESSO E USCITA • SOTTO-FAMIGLIE TTL • TECNICHE DI COLLEGAMENTO • PORTE LOGICHE FONDAMENTALI • SIMULAZIONE PORTE • DIAGNOSTICA CIRCUITI • RICERCA GUASTO • RICERCA GUASTO: ALIMENTAZIONE • RICERCA GUASTO: TRANSISTOR • RICERCA GUASTO: INTEGRATO • PORTE LOGICHE NAND E NOR • PORTE UNIVERSALI • CIRCUITI COMBINATORI • PORTE XOR E XNOR • CIRCUITI SOMMATORI • INDIRIZZAMENTO DATI • MULTIVIBRATORI • MULTIVIBRATORE ASTABILE • MULTIVIBRATORE MONOSTABILE • CIRCUITI DI RESET E ANTIRIMBALZO • CIRCUITI SEQUENZIALI: LATCH • GATING • LATCH CON ENABLE • D-LATCH • CIRCUITI SEQUENZIALI: FLIP-FLOP • LOGICA TEMPORIZZATA • DIVISORE DI FREQUENZA • CONTATORI • CONTATORE INTEGRATO • CONTATORE A MODULO VARIABILE • GENERATORE DI SEQUENZA • DECODIFICA BCD • DISPLAY A SETTE SEGMENTI • DECODIFICA BCD-7 SEGMENTI • OROLOGIO 24H • PROGETTO: OROLOGIO DIGITALE • MONTAGGIO: OROLOGIO DIGITALE • INTERFACCIA FRA TTL E CMOS • ADATTAMENTO LOGICO • APPENDICE A: TAVOLE DELLA VERITA' • APPENDICE B: CIRCUITI INTEGRATI TTL • APPENDICE C: CIRCUITI INTEGRATI CMOS

Altre informazioni

- **Autori:** Paolo Di Leo
- **Pagine:** 198